

Pour plus de confidentialité ce CV est anonyme ! - Pour avoir accès aux coordonnées de ce candidat vous devez être une entreprise identifiée.

INGENIEUR INFOTRONIQUE SPECIALITE ARCHITECTURES ELECTRONIQUE ET SYSTEME EMBARQUE TEMPS REEL

je souhaite vivement découvrir de nouvelles fonctions et responsabilités en mettant toutes mes connaissances acquises pendant mes études.

A ces connaissances s'ajoutent les compétences acquises lors de diverses expériences professionnelles comme la facilité d'adaptation, la rigueur et l'organisation, attitudes indispensables dans le domaine professionnel.

Expérience professionnelle

Depuis
Avril 2008

STAGE DE QUATRIEME ANNEE ECOLE D'INGENIEUR

- Mission :** - Recherche de non-conformité et rédaction de fiches de non conformités.
- Recherche de procédé d'étalonnage et rédaction de notice d'étalonnage d'appareils de mesure.
- Contrôle d'appareillage de mesure suivants notices existantes.
- Revues de premier article.
- Mise à jour fichier fournisseurs.
- Réalisation d'un outil de contrôle de réception pour clavier.
- Contrôle de stock.
- Homologation de nouveau fournisseur de composant.
- Contrôle d'implémentation de carte(prototype).
- Une étude sur la traçabilité des composants.

Moyens : - divers appareilles électronique et informatique

Juillet 2007
Septembre 2007

AGENT

Mission : PRISE EN CHARGE TELEPHONIQUE ET REALISATION DE DEVIS DE GAZ ET D'ELECTRICITE

Juillet 2006
Septembre 2006

INFORMATICIEN DÉVELOPPEUR

EDF

Mission : DÉVELOPPEUR PHP/SQL

Avril 2005
Juillet 2005

STAGE

EDF

- Mission :** - Conception et Création du site intranet de L'YONNE EDF /GDF(En PHP/SQL).
- Divers taches en téléphonie.
- Sécurisation et administration de serveurs et de PABX

Août 2004
Août 2004

AGENT D'ENTRETIEN

SM2A

Mission : ENTRETIEN DIVERS APPAREILLES

Juillet 2004
Juillet 2004

AGENT DE MANUTENTION
NRI

Mission : MANUTENTION

Diplômes et formations

Depuis
Septembre 2006

ESIREM

INFOTRONIQUE : Informatique et Électronique

Conception CMOS numérique.
Composants des systèmes temps réel.
Systèmes multiprocesseurs et embarqués.
Traitement et transmission d'informations.
Conception de divers circuits électronique.
Configuration et reconfigurations dynamique de vertex4/5, FPGA.
Architecture électronique et informatique.
Réseaux, Programmations.

Spécialisation : ARCHITECTURES ÉLECTRONIQUE-SYSTÈME EMBARQUE TEMPS RÉEL

Septembre 2004
Août 2006

IUT DE DIJON

DIPLÔME UNIVERSITAIRE EN GENIE RESEAUX ET TÉLÉCOMMUNICATIONS

Spécialisation : GENIE RESEAUX ET TÉLÉCOMMUNICATIONS

Compétences en informatique

Logiciels

MATLAB, ECLIPSE, SIMULINK, EASYPHP, PlanAhead 9.2, Xilinx-ISE, MPLAB, MODELSIM, PROTEUS, Lotus Notes, Outlook, Caraïbe.

Langages

C /C++, JAVA, Shell, HTML, SQL, PHP, JAVASCRIPT, JSP, VHDL, System C, Assembleur, MPI, Modélisation UML, Notion en Mobilité IPV6

Informations complémentaires

PROJET DE FIN DE PREMIER CYCLE UNIVERSITAIRE EN ELECTRONIQUE ET TELECOMMUNICATION:
Réalisation d'un émetteur récepteur FM pour capter et traité la voix en modulation/démodulation de fréquence en utilisant un PLL.

PROJET DE QUATRIEME ANNEE DE CYCLE D'INGENIEUR:
Reconfigurations dynamique de vertex5 (PlanAhead 9.2)

Maîtrise linguistique

Italien

Niveau oral : Notions, **Niveau écrit** : Notions

Anglais

Niveau oral : Courant, **Niveau écrit** : Courant

Français

Niveau oral : Courant, **Niveau écrit** : Courant

Arabe

Niveau oral : Maternelle, **Niveau écrit** : Maternelle

Divers

Voyages, Lecteurs, Musiques, Informatiques, Natation, Football.